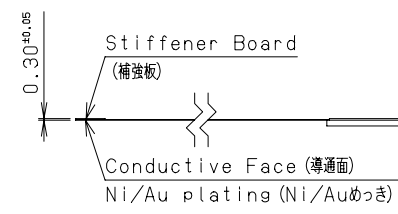
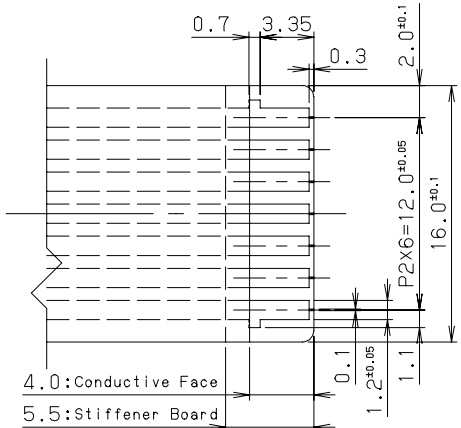
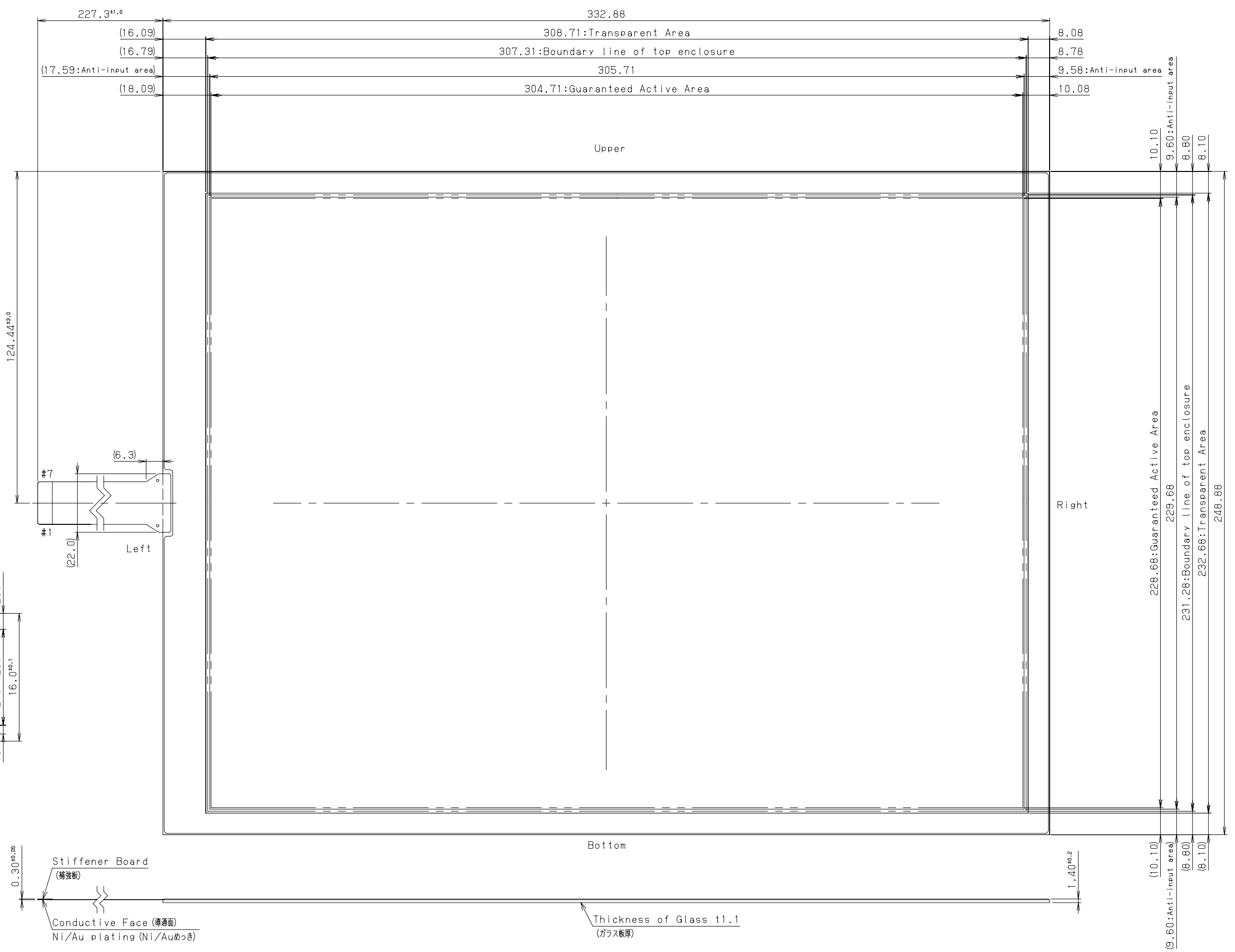


I/F pin assignment (I/F端子配置)

端子No. Pin	接続回路側端子機能 Pin functions
#1	ダミー端子 Dummy
#2	Bottom Left
#3	Bottom Right
#4	パネル電極電圧測定端子 Plobe
#5	Upper Right
#6	Upper Left
#7	ダミー端子 Dummy



Thickness of Glass t1.1  
(ガラス板厚)

日付  
原  
管  
理  
元

注記  
NOTE  
1. 指示なき公差は±0.5とする。  
Tolerance: ±0.5.

						名称	NC01521-T001	
						図番		提出先
版	年月日	設計	調査	変更	内容	富士通コンポーネント株式会社		
設計			調査		承認	バツ	/	